












Jednorázově programovatelné (OTP) oscilátory EPSON SG-8002/SG-8003

Označení	Kč bez DPH/kus			odpovídá typu EPSON	pouzdro	skutečná velikost
	1-24	25-99	100+			
SG-8002 DB __	135,00	90,00	80,00	SG-51	DIL 14	
SG-8002 DC __	135,00	90,00	80,00	SG-531	DIL 8	
SG-8002 JA __	135,00	90,00	80,00	SG-615	SMD 14 x 10mm, v=4,7mm	
SG-8002 JC __	135,00	90,00	80,00	SG-636	SMD 10 x 6mm, v=2,7mm	
SG-8002 CA __	150,00	101,00	83,00	SG-710	SMD 7,0 x 5,0mm, v=1,40mm	
SG-8002 JF __	150,00	101,00	83,00	SG-710	SMD 7,0 x 5,0mm, v=1,50mm	
SG-8002 LB __	150,00	101,00	83,00	SG-550	SMD 5,0 x 3,2mm, v=1,15mm	
SG-8002 LA __	150,00	101,00	83,00	-	SMD 3,3 x 2,6mm, v=1,15mm	
SG-8002 CE __	150,00	101,00	83,00	SG-310	SMD 3,2 x 2,5mm, v=1,05mm	
SG-8003 CE __	150,00	101,00	83,00	SG-310	SMD 3,2 x 2,5mm, v=1,05mm	
SG-8003 BA __	150,00	101,00	83,00	SG-150	SMD 2,1 x 1,7mm, v=0,75mm	

Pouzdro	
DB	SG-51
DC	SG-531
JA	SG-615
JC	SG-636
CA, JF	SG-710
LB	SG-550
LA	-
CE	SG-310
BA	SG-150

Napájecí napětí	
H	5.0 V CMOS
T	5.0 V TTL
C	3.3 V (2.7 - 3.6)
D	2.5 V (2.2 - 2.7)
E	1.8 V (1.6 - 2.2)

Funkce	
P	OE
S	ST

Stabilita, teplotní rozsah	
B	±50 ppm/-20 až +70°C
C	±100 ppm/-20 až +70°C
M	±100 ppm/-40 až +85°C
L ¹	±50 ppm/-40 až +85°C
Výstupní frekvence SG-8002	
1.0 až 125.000 MHz	3.0 - 5.0 V
1.0 až 66.700 MHz	2.7 - 2.9 V
Výstupní frekvence SG-8003	
1.0 až 166.000 MHz	1.6 - 3.6 V

¹ ... platí pouze pro SG-8003

kompletní katalogové listy na: www.spezial.cz

Objednací vzor:

SG-8002	□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □	MHz
pouzdro DB, DC, JA, JC, CA, JF, LB, LA, CE, BA	funkce P: OE S: ST	napájení, výstup H: 5.0V, CMOS T: 5.0V, TTL C: 3.3V, CMOS D: 2.5V, CMOS E: 1.8V, CMOS
tolerance, teplotní rozsah B: +/- 50ppm -20 ~ +70°C C: +/- 100ppm -20 ~ +70°C M: +/- 100ppm -40 ~ +85°C L ¹ : +/- 50ppm -40 ~ +85°C		výstupní frekvence 1,0 ~ 125 MHz: (3,0-5,0V V _{DD}) 1,0 ~ 66.7 MHz: (2,7-2,9V V _{DD}) 1,0 ~ 166 ¹ MHz: (1,6 ¹ -3,6V V _{DD})

Příklad objednávky:

SG-8002 JA PTC 15.625MHz (tj.: 15.625MHz oscilátor v pouzdru JA, Output Enable, 5V, výstup TTL, celk. chyba +/-100ppm)
SG-8002 DB SCB 02.456MHz (tj.: 2.456MHz oscilátor v pouzdru DIL16, Stand By, 3,3V, výstup CMOS, celk. chyba +/-50ppm)

Režimy Output Enable (OE) a Stand By (ST) jsou určeny k ovládní výstupu, nebo ke snížení spotřeby oscilátoru.

Output Enable - při aktivaci OE logickou úrovní "0" dojde k odpojení vnitřních výstupních obvodů při zachování běžícího vnitřního oscilátoru. Výstup přejde do stavu vysoké impedance a dojde ke snížení spotřeby.

Stand By - aktivace ST logickou úrovní "0" způsobí úplné zastavení oscilátoru a uvedením výstupu na nízkou úroveň tím, že dojde k zastavení oscilátoru, dojde také k výraznému snížení spotřeby.

Pozn.: Je-li vstup OE/ST ponechán **nezapojen**, je jeho logická úroveň automaticky fixována na **log. "1"** (tzn. oscilátor generuje signál).